



<b>Teilnehmer:</b> <ul style="list-style-type: none"> <li>▪ Bourkhiss, Ayoub</li> <li>▪ Aali, Amine</li> </ul>		<b>Datum:</b> 30.09.2016 <b>Beginn:</b> 14:10 <b>Ende:</b> 14:30 <b>Raum:</b> HsKA, F-101	
<b>Dozenten:</b> Prof. Dr.-Ing. Jürgen Walter			
<b>Protokollführer:</b> Bourkhiss, Ayoub			
<b>Tagesordnungspunkte, Tag 30.09.2016</b>			
<b>Top 0:</b> <b>Top 1:</b> <b>Top 2:</b> <b>Top 3:</b> <b>Top 4:</b>	Problemstellung und Aufgabenstellung diskutieren Festlegung der Aufgaben Arbeitseinteilung Termin für nächstes Treffen Tagesordnung für 05.10.2016		
<b>Protokoll vom 30.09.2016</b>		<b>Name</b>	<b>Termin</b>
<b>Top 0:</b> <b>Top 1:</b> <b>Top 2:</b> <b>Top 3:</b> <b>Top 4:</b>	<b>Problemstellung und Aufgabenstellung diskutieren</b> Hintergrund der Idee des Projektes wurde geklärt.  <b>Festlegung der Aufgaben</b> Anforderungsliste, Black Box, Blockschaltbild Stand der Technik, Mindmap Beschreibung der Intel-D2000-Dev-Kit  <b>Arbeitseinteilung</b> Anforderungsliste Black Box Stand der Technik Mindmap Blockschaltbild Beschreibung der Intel-D2000-Dev-Kit  <b>Termin für nächstes Treffen</b> Montag, 05. Oktober 2016, 15:00 Uhr, HsKA F-205  <b>Tagesordnung für 05.10.16</b>  Top 0: Verlesen des Protokolls vom 30.09.2016 Top 1: Durchsprache der bearbeiteten Aufgaben Top 2: Vorführen des erreichten Stands Top 3: Festlegung: weiteres Vorgehen Top 4: Sonstiges		AA 05.10.2016 BA 05.10.2016 AA + BA 05.10.2016 BA 05.10.2016 AA 05.10.2016 AA + BA 05.10.2016